

# Betriebssysteme

## Teil IV: Deadlocks

BS I.3.4, IPC-Deadlocks, WS08

### Kap. 3: Interprozesskommunikation (IPC)

#### Kap. 3.4: Deadlocks

Stand: WS 08/09 (7.1.09)

Prof. Dr. Wolfgang Küchlin

Dipl.-Inform., Dr. sc. techn. (ETH)

Arbeitsbereich Symbolisches Rechnen

Wilhelm-Schickard-Institut für Informatik

Fakultät für Informations- und Kognitionswissenschaften

Universität Tübingen

Steinbeis Transferzentrum  
Objekt- und Internet-Technologien (OIT)



Wolfgang.Kuechlin@uni-tuebingen.de  
<http://www.sr.informatik.uni-tuebingen.de>



SR



SR

## Deadlock

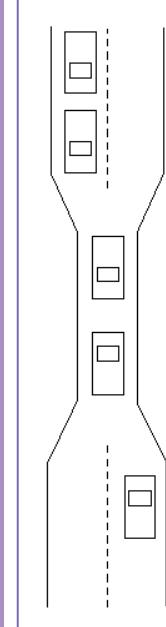
BS I.3.4, IPC-Deadlocks, WS08

- Prozesse blockieren sich gegenseitig beim Zugriff auf kritische Ressourcen
  - Beispiel
    - P<sub>1</sub> reserviert Ressource A,
    - P<sub>2</sub> reserviert B.
    - Anschließend will P<sub>1</sub> auch Ressource B (wartet/blockiert) und P<sub>2</sub> will A (wartet/blockiert)

- Ein Deadlock liegt vor, wenn in einer Menge von Prozessen jeder auf ein Ereignis wartet, das nur andere (ein oder mehrere) dieser Menge auslösen können
  - Lösung im Beispiel
    - Einer der Prozesse muss seine erste Ressource freigeben, wenn er die zweite nicht bekommt.

## Bridge Crossing Example

BS I.3.4, IPC-Deadlocks, WS08



- Traffic only in one direction.
- Each section of a bridge can be viewed as a resource.
- If a deadlock occurs, it can be resolved if one car backs up (preempt resources and rollback).
- Several cars may have to be backed up if a deadlock occurs.
- Starvation is possible.



SR



SR



SR

Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

4 Silberschatz, Abb.7.3

## Deadlock – Bedingungen

BS I.3.4, IPC-Deadlocks, WS08

## Umgang mit Deadlocks

BS I.3.4, IPC-Deadlocks, WS08

➤ Ein Deadlock kann nur auftreten, falls **alle** der folgenden Bedingungen erfüllt sind.

### Wechselseitiger Ausschluss / Unteilbarkeit

- Auf mind. zwei Ressourcen kann nur beschränkt und blockierend zugriffen werden (die Ressourcen sind exklusiv und unteilbar)

### Halte und Warte

- Mind. zwei Prozesse haben krit. Bereiche, in denen sie auf weitere Ressourcen blockierend zugreifen

### No Preemption

- Das BS kann die beteiligten Ressourcen den Prozessen nicht entziehen, d.h., diese Ressourcen werden von den Prozessen nur freiwillig wieder hergegeben
- Prozesse  $P_1, \dots, P_n$  die zyklisch auf Ressourcen warten:  $P_1$  wartet auf Ressource, die von  $P_2$  gehalten wird,  $P_2$  auf  $P_3, \dots, P_{n-1}$  auf  $P_n$  und  $P_n$  auf  $P_1$



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 5 SR

➤ Zwei prinzipielle Möglichkeiten

- Sicherstellen, dass Deadlocks ausgeschlossen werden
  - Problem: Sequentialisierung des Systems
  - Eingetretene Deadlocks vom System auflösen lassen
- Problem:
  - Aufwendige Erkennung
  - Verlust von geleisteter Arbeit

### Prevention

- Aufwendige Erkennung
- Verlust von geleisteter Arbeit



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 6 SR

BS I.3.4, IPC-Deadlocks, WS08

## Deadlock Prävention

BS I.3.4, IPC-Deadlocks, WS08

Prävention durch Verhinderung einer der Bedingungen:

1. Gegenseitiger Ausschluss
  - schwierig / unmöglich
2. Blockierende Zugriffe in kritischen Bereichen: Gemeinsame Locks für mehrere Ressourcen
  - ineffizient
3. No Preemption
  - Freigeben von Ressourcen, wenn Prozess im Begriff ist, in der Anfrage auf andere Ressourcen zu blockieren
4. Circular Wait
  - Durch lineare Ordnung auf den Ressourcen Zugriff auf mehrere Ressourcen immer in Reihenfolge

## Methoden zur Vermeidung von Deadlocks

BS I.3.4, IPC-Deadlocks, WS08

➤ Statische Prävention

- Bau des Systems schließt Deadlocks aus

➤ Dynamische Vermeidung

- Dynamische Kontrolle der Vergabe von Ressourcen so, dass Deadlocks ausgeschlossen sind

➤ Deadlocks erkennen

- Automatische Benektung durch Preemption (falls vorgesehen), oder Termination und Restart des Prozesses

➤ Verringerung der Häufigkeit und Ignorieren

- Erhöhung der Anzahl der kritischen Ressourcen
- Keine weitere automatische Behandlung



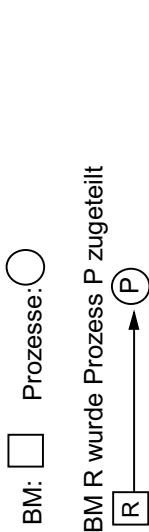
Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 7 SR



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 8 SR

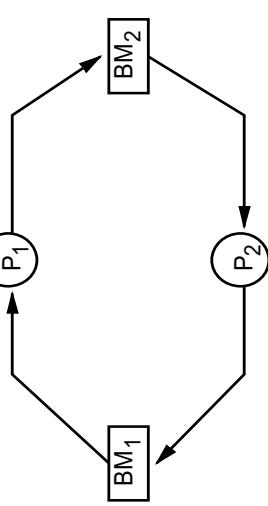
## Modellieren von Verklemmungen

BS I.3.4, IPC-Deadlocks, WS08



P  $\xrightarrow{R}$  BM<sub>1</sub>

P  $\xrightarrow{R}$  BM<sub>2</sub>

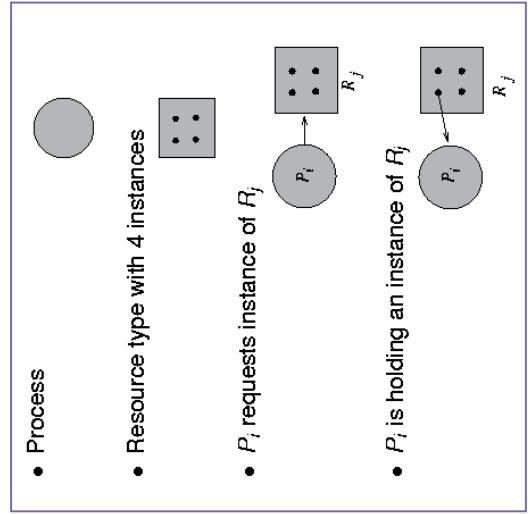


Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

9 SR

## Resource-Allocation Graph

BS I.3.4, IPC-Deadlocks, WS08



Silberschatz,  
Abb.7.7

10

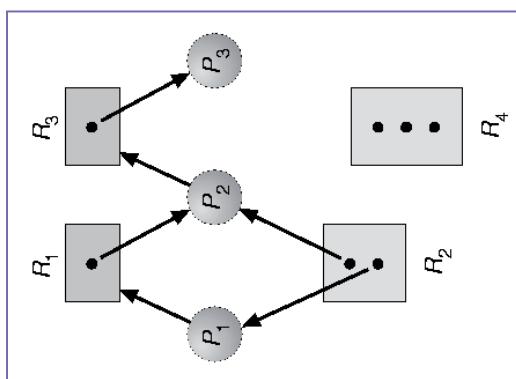
SR



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

## Example of Graph with no cycle

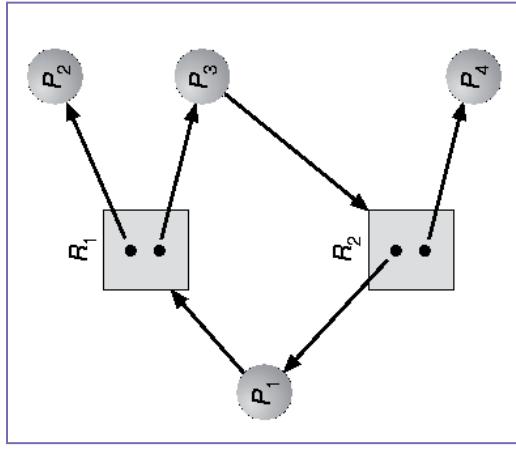
BS I.3.4, IPC-Deadlocks, WS08



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

11 SR

BS I.3.4, IPC-Deadlocks, WS08



Silberschatz,  
Abb.7.8

12 SR

Silberschatz,  
Abb.7.9

12

SR



## Modellieren von Verklemmungen

BS I.3.4, IPC-Deadlocks, WS08

## Vermeidung von Verklemmungen

BS I.3.4, IPC-Deadlocks, WS08

- Falls jede Ressource nur einmal vorhanden ist, kann der Ressourcengraph auf Zyklen untersucht werden.
- Keine Zyklen: Kein Deadlock
- Verfahren ist erweiterbar auf mehrere Ressourcen.
- Es ist auch für dynamische Verfahren geeignet

### ➤ Bankers-Algorithmus

- entdeckt Situationen, die zu Verklemmungen führen in Systemen, wo Betriebsmittel mehrfach vorhanden sind

### ➤ Voraussetzung:

- In jedem Systemzustand muss bekannt sein, wie viele BM bis zur Beendigung jedes Prozesses maximal benötigt werden.

### ➤ Ein Systemzustand besteht aus

- $E = (E_1, \dots, E_n)$  Vektor der existierenden BM
  - $A = (A_1, \dots, A_n)$  Vektor der vorhandenen (noch freien) BM
- Für jeden Prozess  $i$ :
- $C_i = (C_{i1}, \dots, C_{im})$  Vektor der bereits zugewiesenen BM
  - $R_i = (R_{i1}, \dots, R_{in})$  Vektor der noch benötigten BM



SR

SR

14

SR

## Banker's Algorithm

## Banker's Algorithm

### ► unsicherer Zustand:

- Ein Zustand, bei dem sich eine Verklemmung nicht vermeiden lässt, falls alle Prozesse sofort das Maximum ihrer Ressourcen anfordern.

### ► sicherer Zustand:

- Zustand, der bei geeignetem scheduling nicht zu Verklemmungen führen wird, auch wenn alle Prozesse sofort das Maximum ihrer Ressourcen anfordern.

### ► Bankiers-Algorithmus gewährt BM Anforderungen dann, wenn sie in einen **sicheren Zustand** münden.

- Man nimmt an, die Anforderung werde gewährt und setzt die zugehörigen Vektoren  $C_p, R_i$  auf.

► Dann prüft man gemäß dem folgenden Verfahren, ob der Zustand sicher ist.



### Bestimmung von **sicheren Zuständen**



- Für alle lauffähigen Prozesse simuliert man die Auswirkungen ihres Ablaufs auf den BM Vektor A. Bleiben zum Schluss nicht lauffähige Prozesse übrig, so sind diese verklemmt.

1. Suche einen Prozess  $P_j$  mit  $R_j \leq A$  (Komponentenweise  $\leq$ ).

2. Falls es keinen solchen Prozess gibt, terminiere.

- Die übrig bleibenden Prozesse sind verklemmt; sind keine übrig, ist der Zustand sicher.

3. Lasse den gefundenen Prozess logisch ablaufen:

$$A := A + C_j; \text{ entferne } C_j \text{ und } R_j \text{ entferne den Prozess.}$$

4. Go to 1.

- Die Reihenfolge in 1. ist egal, da nach jedem Schritt A anwächst.



## Banker's Algorithm, einfaches Beispiel

## Banker's Algorithm, Kritik

### ► Der Bankier hat 100\$

### ► Kreditlinien:

- Friseur 60\$
- Krämer 80\$

### ► Anforderung 1 (→ sicherer Zustand)

- Friseur 30\$, Krämer 40\$

- Bankier behält 30\$. Diese reserviert er für den Friseur, der damit sein Vorhaben abschließen kann. Danach (scheduling) kann auch der Krämer sein Vorhaben durchführen.

### ► Anforderung 2 (→ unsicherer Zustand)

- Friseur 40\$, Krämer 60\$
- Bankier behält 0\$. Das System ist verklemmt, keiner kann weiter arbeiten. Der Bankier darf diese Anforderung nicht gewähren.



## Banker's Algorithm, Beispiel (1 Ressource)

BS I.3.4, IPC-Deadlocks, WS08

## Banker's Algorithm, Beispiel

	Has Max				
A	3	9	A	3	9
B	2	4	B	0	-
C	2	7	C	7	7

Free:3  
(a)  
(b)  
(c)  
Free:1  
(d)  
(e)

### Beispiel für sicheren Zustand (bei nur einer Ressource R)

- Insgesamt 10 Exemplare von R vorhanden
- Zustand (a) sicher, da es eine Folge von Allokationen gibt, so dass alle Prozesse terminieren können.
  - (a)→(b): B bekommt die maximale Anzahl
  - (b)→(c): B terminiert
  - (c)→(d): C bekommt die maximale Anzahl
  - (d)→(e): C terminiert

Tanenbaum,  
Abb. 3-9  
Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 21 SR

	Has Max				
A	3	9	A	3	9
B	2	4	B	0	-
C	2	7	C	0	-

Free:3  
(a)  
(b)  
(c)  
Free:5  
(d)  
(e)

### Beispiel für sicheren Zustand

▷ Situation wie vorher mit Unterschied:

- (a)→(b): A bekommt zunächst ein zusätzliches Exemplar von R
- ▷ Ablauf
  - (b)→(c): B bekommt max. Anzahl von R
  - (c)→(d): B terminiert
  - Deadlock: Weder A noch C können zu Ende laufen, wenn sie die maximale Anzahl von R brauchen.
  - (b) ist daher ein unsicherer Zustand.

Tanenbaum,  
Abb. 3-10  
Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 22 SR

BS I.3.4, IPC-Deadlocks, WS08

## Banker's Algorithm, Beispiel (4 Ressourcen)

BS I.3.4, IPC-Deadlocks, WS08

	Has Max	Has Max	Has Max	Has Max	
A	0	6	A	1	6
B	0	5	B	2	5
C	0	4	C	2	4
D	0	7	D	4	7

Free:10  
(a)  
(b)  
(c)

Free:2  
(a)  
(b)  
Free:0  
(c)

Free:4  
(d)

BS I.3.4, IPC-Deadlocks, WS08

## Banker's Algorithm, Beispiel

BS I.3.4, IPC-Deadlocks, WS08

	Processes	Printers	CD ROMs	Scanners	CD ROMs	Printers	CD ROMs	Scanners	CD ROMs
A	3	0	1	1	A	1	1	0	0
B	0	1	0	0	B	0	1	1	2
C	0	4	C	1	1	0	3	1	0
D	0	7	D	1	1	0	0	0	1
E	0	0	E	2	1	1	0	1	0

Free:1  
(a)  
(b)  
(c)

Free:2  
(a)  
(b)  
Free:0  
(c)

Free:4  
(d)

Free:3  
(a)  
(b)  
Free:2  
(a)  
(b)  
Free:0  
(c)

Resources still needed

Tanenbaum, Abb. 3-11  
Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 23 SR

Tanenbaum, Abb. 3-12  
Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen 24 SR

## Banker's Algorithm, Beispiel

BS I.3.4, IPC-Deadlocks, WS08

► Erklärung zum Beispiel

- Matrix „Resources assigned“ entspricht C
  - Matrix „Resources still needed“ entspricht R
  - E: Vektor der existierenden BM
  - P: Vektor der vergebenen BM
  - A: Vektor der noch freien BM
- Ist Zustand sicher?
- Prozess D  $\leq$  A  $\rightarrow$  Prozess D kann ablaufen und seine BM zurückgeben  $\rightarrow$  A = (2,1,2,1)
  - Prozess A  $\leq$  A  $\rightarrow$  Nachdem Prozess A terminiert: A = (5,1,3,2)
  - ...
  - Zustand ist sicher!



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



SR



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



SR

BS I.3.4, IPC-Deadlocks, WS08

## Behandlung von Deadlocks (Zusammenfassung)



26

Prävention
Statisch, evtl. ineffizient
Vermeidung
Dynamisch, erzeugt Overhead
Erkennung
Verlust von Arbeit durch Restart
Ignorieren
unbefriedigend

BS I.3.4, IPC-Deadlocks, WS08

## Banker's Algorithm

► Annahme

- Bedarf an Ressourcen bekannt, Prozesse geben Ressourcen erst am Schluss frei (kein reallocate)

► Ziel

- Prozessbearbeitung in **sicheren Zuständen**.

System mit Prozessen  $P_1, \dots, P_n$  ist in sicherem Zustand, falls es eine Reihenfolge  $P_{i_1}, \dots, P_{i_n}$  der Prozesse gibt, so dass sie in dieser Reihenfolge (**sequentiell**) fertig bearbeitet werden können.



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



27 SR



28



SR

Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

## Dining Philosophers

BS I.3.4, IPC-Deadlocks, WS08

## Dining Philosophers

BS I.3.4, IPC-Deadlocks, WS08

- 5 Philosophen essen, denken oder sind hungrig.
- Kritisches Betriebsmittel sind Ess-Utensilien
  - Es gibt 5 Teller mit Reis und
  - zu beiden Seiten jeden Tellers je ein Essstäbchen (*chopstick*)
  - Man benötigt 2 Stäbchen, um essen zu können.
- Probleme:
  1. **Synchronisation:** Die Betriebsmittel Teller und Stäbchen müssen zugeteilt werden.
  2. **Effizienz:** Es soll kein Philosoph unnötig warten müssen (es soll nicht immer nur einer am Tisch sitzen).
  3. **Kein Verhungern:** Es soll nicht vorkommen können, dass ein Philosoph verhungert (*starvation*), weil sich die anderen gegen ihn verbünden und ihm immer die Stäbchen blockieren.
  4. **Keine Verklemmung:** Die Lösung soll nicht zu Verklemmungen führen können.



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



29 SR



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



30 SR

## Wechselseitiger Ausschluss: Desiderata

BS I.3.4, IPC-Deadlocks, WS08

- n Prozesse mit kritischen Bereichen
  - Gegenseitiger Ausschluss garantiert, dass max. 1 Prozess in einem kritischen Bereich ist.
- Gesuchtes Verfahren soll erfüllen
  1. **[Korrektheit]**  
Nie dürfen 2 Prozesse gleichzeitig in einem gemeinsamen kritischen Abschnitt sein.
  2. **[Allgemeinheit, Portabilität]**  
Es dürfen keine Annahmen über Geschwindigkeit oder Anzahl der CPUs in die Lösung eingehen.
  3. **[Effizienz]**  
Kein Prozess, der außerhalb eines kritischen Abschnitts läuft, darf einen anderen Prozess aufhalten (blockieren).
  4. **[Fairness]**  
Kein Prozess muss je ewig darauf warten, einen kritischen Abschnitt ausführen zu dürfen. (**Starvation**)



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



31 SR

## Dining Philosophers

BS I.3.4, IPC-Deadlocks, WS08

- Standard-Beispiel für Synchronisation
  - Gegenseitiger Ausschluss
  - Kein Deadlock
  - Fair, kein Verhungern (-)
  - Effizient
- Lösungen
  - Nur 4 gleichzeitig am Tisch
  - globales Lock zur Besteck-Ergreifung
  - ...



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



32 SR



32 SR

## Dining Philosophers mit Semaphoren

BS I.3.4, IPC-Deadlocks, WS08

```
/* Dining Philosophers with Semaphores */

int state[5];
semaphore s[5];
semaphore mutex = 1;
#define left(i) ((i-1)%5)
#define right(i) ((i+1)%5)

void philosopher(i)
int i;
{ while(1)
{ think();
  take_sticks(i);
  eat();
  put_sticks(i);
}
}
```



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



33 SR

## Dining Philosophers mit Semaphoren

BS I.3.4, IPC-Deadlocks, WS08

```
void take_sticks(i)
int i;
{ down(&mutex);
  state[i] = HUNGRY;
  test(i); up(&mutex);
  down(& s[i]); /* wait for test */
}

void test(i)
int i;
{ if (state[i] == HUNGRY
    && state[left(i)] != EATING
    && state[right(i)] != EATING)
  { state[i] = EATING;
    up(&s[i]); /* signal successful test */
}
}
```



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



34 SR

## Dining Philosophers mit C Threads

BS I.3.4, IPC-Deadlocks, WS08

```
/* Dining Philosophers in C Threads */

int state[5];
condition_t sticks_available[5];
mutex_t table;

void philosopher(i)
int i;
{ while(1)
{ think();
  take_sticks(i);
  eat();
  put_sticks(i);
}
}
```



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

## Dining Philosophers mit C Threads

BS I.3.4, IPC-Deadlocks, WS08

```
/* Dining Philosophers in C Threads */

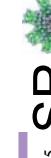
int state[5];
condition_t sticks_available[5];
mutex_t table;

void philosopher(i)
int i;
{ while(1)
{ think();
  take_sticks(i);
  eat();
  put_sticks(i);
}
}
```



35 SR

Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



36 SR



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

## Dining Philosophers mit C Threads

BS I.3.4, IPC-Deadlocks, WS08

## Dining Philosophers mit C Threads

BS I.3.4, IPC-Deadlocks, WS08

```
void take_sticks(i)
int i;
{ mutex_lock(table);
state[i] = HUNGRY;
while(! ready(i)) condition_wait(sticks_available[i],table);
state[i] = EATING;
mutex_unlock(table);
}

void put_sticks(i)
int i;
{ mutex_lock(table);
state[i] = THINKING;
condition_signal(sticks_available[(i-1)%5]);
condition_signal(sticks_available[(i+1)%5]);
mutex_unlock(table);
}
```



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen



37

SR

int ready(i)
int i;
{ if (state[(i-1)%5] != EATING
&& state[(i+1)%5] != EATING)
return(1);
else return(0);
}



Wolfgang Küchlin, WSI und STZ OIT, Uni Tübingen

38

SR

